

RL78 マイコン学習セット マニュアル 入門編

第1版2015.4.16

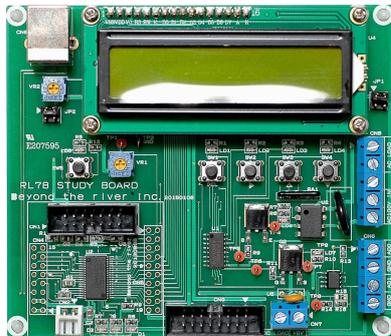
第1版

【 製品概要 】

本マニュアルはRL78/I1A R5F107DE（38ピン）マイコンを使ったマイコン学習セットの開発環境構築、ソフトウェアインストール手順、添付CDのサンプルプログラムの動作について解説されています。

入門編ではマイコンの基本的なハードウェアのアクセス方法、プログラムの書き方をサンプルプログラムを参考に学び、習熟度をチェックするために、演習プログラムの課題を自分で考えます。また、新しい統合開発環境CS+における開発方法について多く記述してあります。

※本学習セット開発にはルネサスエレクトロニクス社製E1が必要です。



1. 学習環境、事前準備

1-1. 学習環境

- a : 学習セット 同梱物
- b : BCRL78107 CPU部の特徴
- c : E1エミュレータ（デバッカ）
- d : 無償のCS+、RL78用Cコンパイラのダウンロード
- e : CDコピー、デバイスドライバD2XXのインストール
- f : RL78とH8/300H、R8Cの速度比較
 - f-1 : ポートアクセス速度の比較
 - f-2 : 乗除演算速度の比較

1-2 動作、デバック

- a : CS+起動、コンパイル、書き込み、動作
- b : 新しいプログラムを作る CS+ 操作
 - b-1 : A/D、リセット、ウォッチドッグ設計上の注意点
 - b-2 : 自動生成されたプログラム
 - b-3 : E1から電源供給
 - b-4 : コード生成後の初期値の変更
 - b-5 : 変数を見る
 - b-6 : 変数変化を実行中に確認する

2. サンプルプログラム

2-1. キー入力 sample 1

プログラム : キー入力で LED を点灯

演習プログラム : キー入力で LED を点灯、押されていても一定時間で消す

2-2. USB通信 sample 2

プログラム : ABCDをパソコン側に送信

演習プログラム : キー入力で ABCD と送信

2-3. A/D変換 sample 3

プログラム : A/D変換データをパソコン側に送信

演習プログラム : A/D値を0-5Vに換算しパソコン側に送信。

2-4. PWM sample 4

プログラム : LED輝度連続可変

演習プログラム : LED輝度階段状可変

2-5. 割り込み sample 5

プログラム : 割り込みで LD 1 点灯

演習プログラム : メインで LD 1 点滅、割り込みで LD 2 点灯、消灯

1-1. 学習環境

a : 学習セット同梱物

RL78学習ボード	1
CD (サンプルプログラム、デバイスドライバ、ドキュメント)	1
マニュアル (本誌) 入門、実用	各1
電源ケーブル、USBケーブル	各1
モーター	1
サーミスタ	1



※開発に必要なルネサスエレクトロニクス社製デバックE1は同封されておりません。別途必要です。但し、プログラムの検討、コンパイルは、無料のCS+ (後述) で行うことができます。

複数の人間の学習において

A. E1+本ボード+CS+インストール済みパソコンを用意

B. プログラムの検討、コンパイルは他のパソコンで行い、実行だけAのパソコンに席を移る

といった使い方で、人数分用意しなくても効率よく学習することは可能だと思います。もちろん、各人に各台数あるのが、時間的な効率が一番良いです。

b : BCRL78107 CPUボード部の特徴

学習ボードのマイコン部分は弊社BCRL78107CPUボードと同じです。

●高性能、低消費電力、低コストな新設計RL78コアを使用。1.39DMIPS/MHz、 $46\mu A/MHz$ 。32MHz $\pm 1\%$ の高精度内蔵オシレータ ※1

●RL78/I1A (R5F107DE) は産業、インフラ、情報アプリケーションに特化した強力な周辺機能 (高性能PWMタイマ、LIN-bus、DALI通信機能) を搭載。38ピン。

●内蔵高速オシレータ 32MHz (2.7~5.5V)。最小命令実行時間31.25ns。

●内蔵低速オシレータ 15KHz (TYP) CPUクロックとしては使用不可。

●メモリ容量 フラッシュROM64Kバイト、RAM4Kバイト、データフラッシュ4Kバイト。

電源を切ってもデータが保持されるEEPROM 25LC256 (容量32,768BYTE) 搭載 ライブラリ添付※2

●基板大きさ、超小型39×39×15mm

●動作電圧電流 3.3V~5.5V、16mA TYPE (5V、USB使用、32MHz動作時)
最低2.7Vから動作可能 (BCRL78107Sタイプ ※2)

●豊富な周辺機能

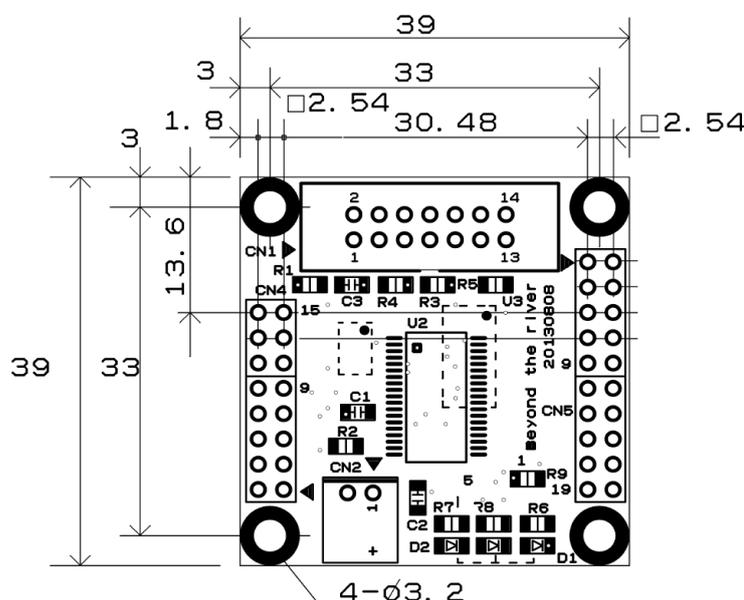
I/Oポート 合計34、A/D変換器:10ビット分解能 11ch、プログラマブルゲインアンプ 6ch、UART 3ch (1chはLIN-bus、DMX512、DALI通信対応)
 タイマ8ch (PWM出力3ch、1nsec分解能可能、64MHzPLL+ディザリング)、乗除算・積和演算器内蔵、オンチップデバック機能内蔵

- USB搭載 ミニBコネクタ、ドライバIC FTDI社 FT232RL搭載。※2
- デバックE1によるデバック用コネクタ搭載。C言語による1行実行、ブレークポイント、変数参照等可能です。

※1 速度比較は本マニュアル 1-1 f:RL78とH8/300H、R8Cの速度比較をご参照下さい。

※2 学習ボードはCPU+デバック用コネクタ、USBインターフェイス+EEPROM搭載のBCRL78107Mが使用されています。

CPU部大きさ (部品面)



USBミニBコネクタ、FT232RL、25LC256は裏面搭載。

c: E1エミュレータ



概要

E1エミュレータは、ルネサス主要マイコンに対応したオンチップデバッグエミュレータです。基本的なデバッグ機能を有した低価格の購入しやすい開発ツールで、フラッシュプログラムとしても使用可能です。

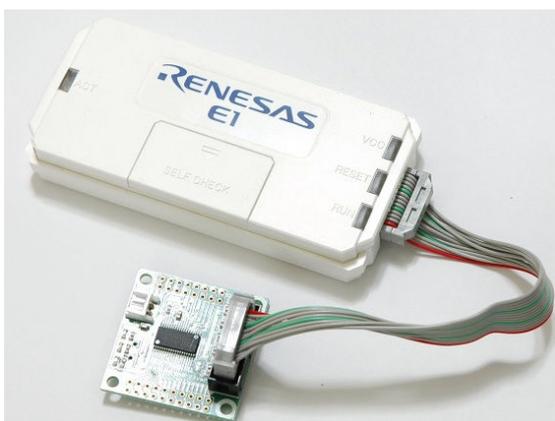
C言語ソースデバックが可能で、1行実行、ブレークポイント設定、変数、レジスタ、メモリ参照等々、従来であれば高価なICEしか出来なかった機能が、安価に実現されています。変数をウオッチ窓に登録し、実行中を含めて数値を見ながらデバック出来ます。

また、使い方もHEW（統合開発環境）のE8aと同じで、経験があれば半日で、無くても1日で必要な操作を会得することが出来ると思います。

マイコンとの通信として、シリアル接続方式とJTAG接続方式の2種類に対応しています。使用可能なデバッグインタフェースは、ご使用になるマイコンにより異なります。

対応MPU

- V850 ファミリ
- RX ファミリ
- RL78 ファミリ
- R8C ファミリ
- 78K ファミリ



E1を購入するとCDが添付されていて、ドライバーのインストールとセルフチェックを行った後に、ネットから開発環境CS+とCコンパイラのダウンロードを行います。

d：無償版RL78用Cコンパイラのダウンロード

プログラムの開発はルネサスエレクトロニクス社の統合開発環境CS+でC言語を用い動作させることができます。CD添付のサンプルプログラムはこの環境下で作成されています。無償版をダウンロードして使用します。

ネット検索で→「RL78 無償コンパイラ」の検索で表示されます。

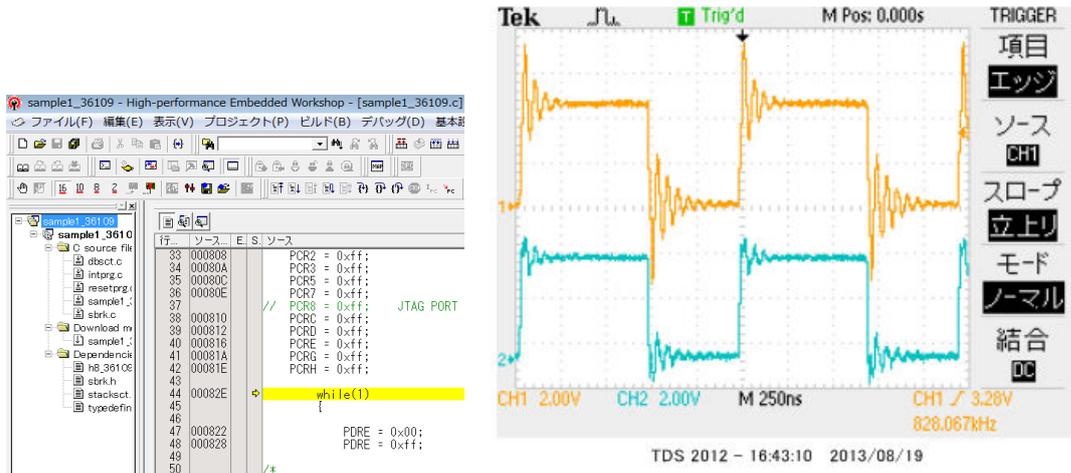
分類	ソフトウェア名	登録日	説明	備考
CS+ (旧CubeSuite+)	【無償評価版】統合開発環境 CS+ for CC V3.01.00 (分割 ダウンロード版)	Apr.20.15	CS+ パッケージに含まれるサブパッケージです。 デバッグおよび無償評価版コンパイラを含みます。 CubeSuite+からのアップデートにも使用できます。 対応マイコン: RH850ファミリ、RXファミリ、RL78ファミリ	
CS+ (旧CubeSuite+)	【無償評価版】統合開発環境 CS+ for CC V3.01.00 (一括 ダウンロード版)	Apr.20.15	CS+ パッケージに含まれるサブパッケージです。 デバッグおよび無償評価版コンパイラを含みます。 CubeSuite+からのアップデートにも使用できます。 対応マイコン: RH850ファミリ、RXファミリ、RL78ファミリ	
CS+ (旧CubeSuite+)	【無償評価版】統合開発環境 CS+ for CA,CX V3.00.01 (分割ダウンロード版)	Apr.20.15	CS+ パッケージに含まれるサブパッケージです。 デバッグおよび無償評価版コンパイラを含みます。 CubeSuite+からのアップデートにも使用できます。 対応マイコン: V850ファミリ、RL78ファミリ、78K0、78K0R	
CS+ (旧CubeSuite+)	【無償評価版】統合開発環境 CS+ for CA,CX V3.00.01 (一括ダウンロード版)	Apr.20.15	CS+ パッケージに含まれるサブパッケージです。 デバッグおよび無償評価版コンパイラを含みます。 CubeSuite+からのアップデートにも使用できます。 対応マイコン: V850ファミリ、RL78ファミリ、78K0、78K0R	

いずれかのCS+ for CA, CXをダウンロードし、指示に従い展開して下さい。統合開発環境とCコンパイラが同時にダウンロードされます。なお、CS+は以前、CubeSuite+という名称でしたが、2014年にCS+となりました。大きな変更点は

1. RL78用はCS+ for CA, CX、RX用はCS+ for CC と別環境に分割されました。
2. 設定等も変更されています。但し、上位互換性はあり、CubeSuite+で作成されたソフトはCS+ for CA, CXでコンパイル、実行可能です。
3. 2015 3/20に出たCS+ for CC はRL78の開発が行えますが、1, 2の上位互換性がないので本学習セットには使用できません。ご注意願います。(2015. 5. 7)

以下省略

H8/300Hコアを代表してH8/36109を使用しました。基板名BCH8361409。HEWで同じ意味のコードを書き込みテストします。H8/300HコアはH8/3048やH8/3052と同じです。



ポートEを繰り返し、0、1しています。波形を観測すると828.067KHzとなりました。

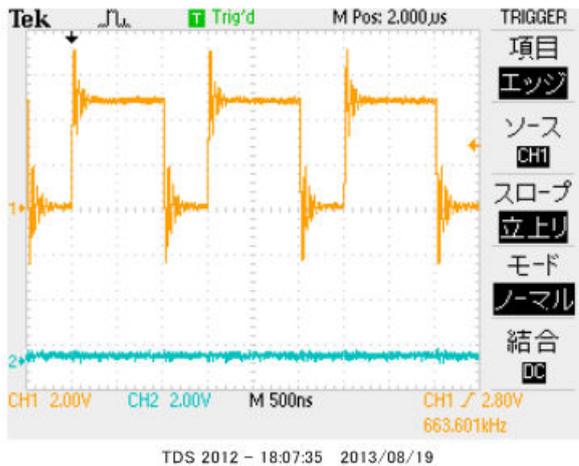
$6.38732\text{MHz} \div 828.067\text{KHz} \approx 7.7$ 倍高速という驚きの結果になりました。(クロック20MHz)クロックを同じにしても、4.8倍違います。

次にR8Cを評価します。R8C/M12A(クロック20MHz)を使用して比較してみます。

```

645 OEBE3 asm("FCLR I"); //マスカブル割り込み禁止
646
647 OEBE5 while(1) //test
648 OEBE9 {
649 OEBE9 p1_0 = 0;
650 OEBE9 p1_0 = 1;
651 OEBF1 }

```



663.601KHzとなりました。

f-2 乗除演算速度の比較

演算速度はどの程度違うのでしょうか？ 32bitの乗算、除算を行ってみました。

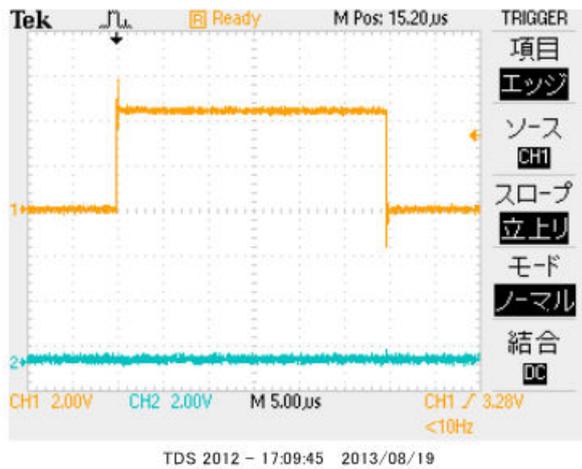
演算前にポートを立てて、演算後にポートを下ろすことにより、演算実行時間をオシロで観測しています。

H8-36109 約30 μ secでした。

```

50 000874      while(1)
51
52
53 00082E      |data1 = 1234;
54 000838      |data2 = 5678;
55
56 000840      PDRE = 0xff;
57 00084E      |data3 = |data1 * |data2;
58 00085E      |data4 = |data2 / |data1;
59 00086E      PDRE = 0;
60
61             /*
62             PDR1 = 0;
63             PDR2 = 0;
64             PDR3 = 0;
65             PDR5 = 0;
66             PDR7 = 0;
67             PDR8 = 0;
68             PDRD = 0;

```

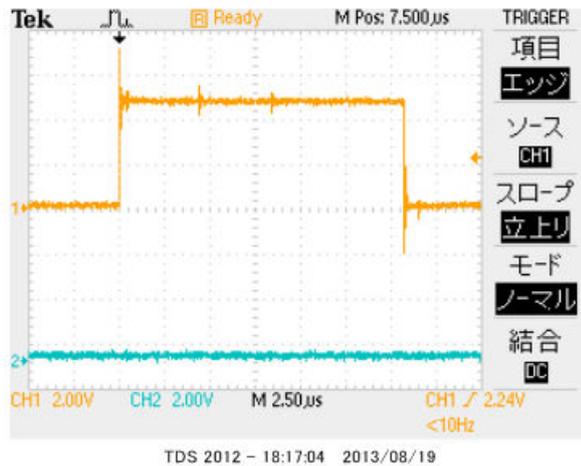


R8C/M12Aの場合 約15.5 μ secでした。

```

645 0EBE3      asm("FCLR I"); //マスカブル割り込み禁止
646
647 0EBE5      while(1) //test
648 0EBE9      {
649 0EBE9      |data1 = 1234;
650 0EBF3      |data2 = 5678;
651
652 0EBFD      |p1_0 = 1;
653 0EC01      |data3 = |data1 * |data2;
654 0EC1F      |data4 = |data2 / |data1;
655 0EC3D      |p1_0 = 0;
656 0EC41      }

```



RL78の場合 約3.8μsecでした。

ソースファイル

```

64
65 unsigned long ldata1,ldata2,ldata3,ldata4;
66
67 void main(void)
68 {
69     001f1 | R_MAIN_UserInit();
70     /* Start user code. Do not edit comment generated here */
71     while (1U)
72     {
73     001f5 | ldata1 = 1234;
74     001ff | ldata2 = 5678;
75     00209 | P2 = 0xff;
76     0020c | ldata3 = ldata1 * ldata2;
77     0022b | ldata4 = ldata2 / ldata1;
78     0024a | P2 = 0x0;

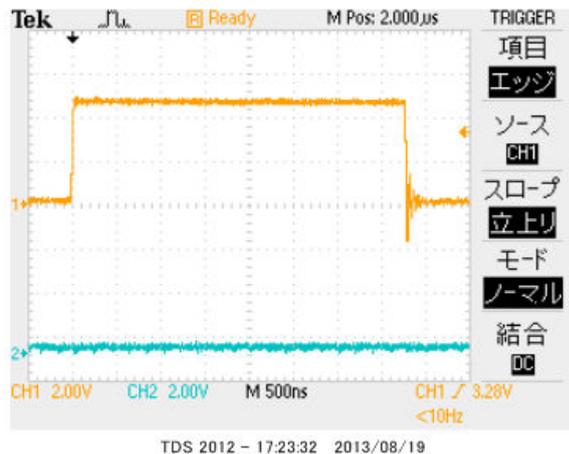
```

ソース+逆アセンブラ

```

73: | ldata1 = 1234;
73: 001f5 | 30d204 | MOVW | AX,#402H |
73: 001f8 | bfbaf | MOVW | !_ldata1,AX |
73: 001fb | f8 | CLRW | AX |
73: 001fc | bfbcef | MOVW | !0EFBCH,AX |
74: | ldata2 = 5678;
74: 001ff | 302e18 | MOVW | AX,#182EH |
74: 00202 | bfbef | MOVW | !_ldata2,AX |
74: 00205 | f8 | CLRW | AX |
74: 00206 | bfc0ef | MOVW | !0EFC0H,AX |
75: | P2 = 0xff;
75: 00209 | cd02ff | MOV | P2,#0FFH |
76: | ldata3 = ldata1 * ldata2;
76: 0020c | afbaf | MOVW | AX,!_ldata1 |
76: 0020f | bdd8 | MOVW | _@STBEG,AX |
76: 00211 | afbcef | MOVW | AX,!0EFBCH |
76: 00214 | bdda | MOVW | _@RTARG2,AX |
76: 00216 | afbef | MOVW | AX,!_ldata2 |
76: 00218 | bddc | MOVW | _@RTARG4,AX |
76: 0021b | afc0ef | MOVW | AX,!0EFC0H |
76: 0021e | fd8501 | CALL | !@!smul |
76: 00221 | adda | MOVW | AX,_@RTARG2 |
76: 00223 | bfc4ef | MOVW | !0EFC4H,AX |
76: 00226 | add8 | MOVW | AX,_@STBEG |
76: 00228 | bfc2ef | MOVW | !_ldata3,AX |
77: | ldata4 = ldata2 / ldata1;
77: 0022b | afbef | MOVW | AX,!_ldata2 |
77: 0022e | bdd8 | MOVW | _@STBEG,AX |
77: 00230 | afc0ef | MOVW | AX,!0EFC0H |
77: 00233 | bdda | MOVW | _@RTARG2,AX |
77: 00235 | afbaf | MOVW | AX,!_ldata1 |
77: 00238 | bddc | MOVW | _@RTARG4,AX |
77: 0023a | afbcef | MOVW | AX,!0EFBCH |
77: 0023d | fd6001 | CALL | !@!div |
77: 00240 | adda | MOVW | AX,_@RTARG2 |
77: 00242 | bfc3ef | MOVW | !0EFC3H,AX |
77: 00245 | add8 | MOVW | AX,_@STBEG |
77: 00247 | bfc8ef | MOVW | !_ldata4,AX |
78: | P2 = 0x0;
78: 0024a | f402 | CLRB | P2 |

```



以上の結果をまとめると

CPUコア	クロック	ポートアクセス	乗除演算
RL78	32MHz	6.38MHz	3.8μsec
H8-300H	20MHz	0.82MHz	30μsec
R8C	20MHz	0.66MHz	15.5μsec
結論		RL78がH8-300Hの7.7倍、R8Cの9.6倍高速。	RL78がH8-300Hの7.8倍、R8Cの4倍高速。

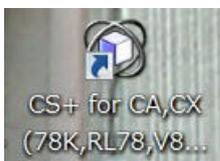
※測定結果はいずれも弊社製品比較です。

一般に設計が新しいCPUの方が、製造プロセスが微細化されている分、同じ機能であれば安価に製造できます。RL78は従来より優れたアーキテクチャのコアに、乗除・積和演算器、10進補正回路等、高度な機能も内蔵し、かつ、今までより低消費電力、安価を目指して開発されたようです。

結論として、従来、H8/3048等をご使用の方々にも安心して使っていただける性能をもったCPUだと思います。

1-2 動作、デバック

a : CS+起動、コンパイル、書き込み、動作



CDに添付しているサンプルプログラムを使って、コンパイル、書き込み、動作の方法を示します。

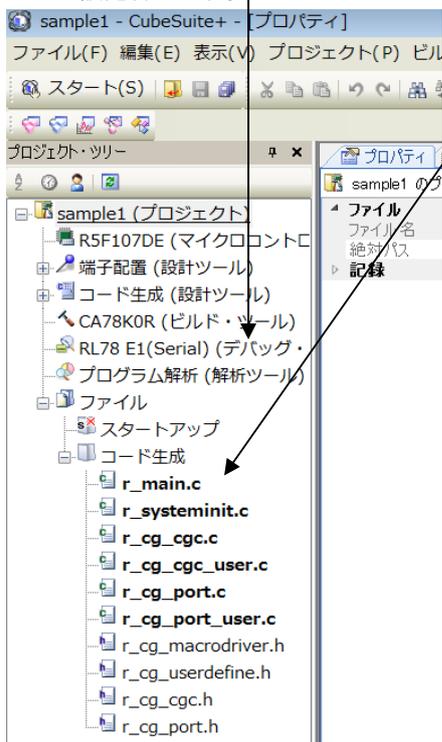
CS+を起動します。ここでは例としてRL78STUDY¥sample1を動作させます。キーを押すと上のLEDが点滅するプログラムです。

初めてのときは ファイル → ファイルを開く → sample1.mtpjをダブルクリックします。

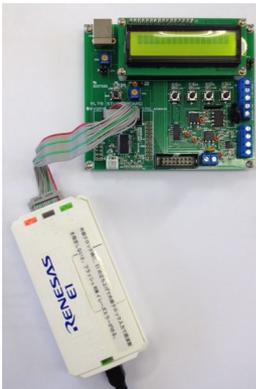
sample1.mtpj	2015/04/17 14:59	MTPJ ファイル	284 KB
sample1.ピーリパーエレクトロニクス...	2015/04/30 13:09	MTUD ファイル	233 KB

プロジェクトツリーが表示されます。r_main.cをダブルクリック。

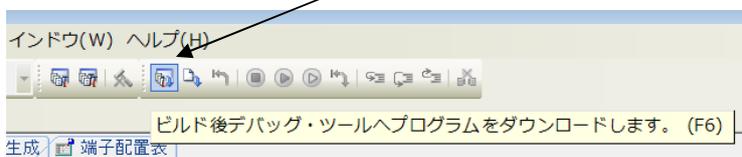
E1は設定済みです。



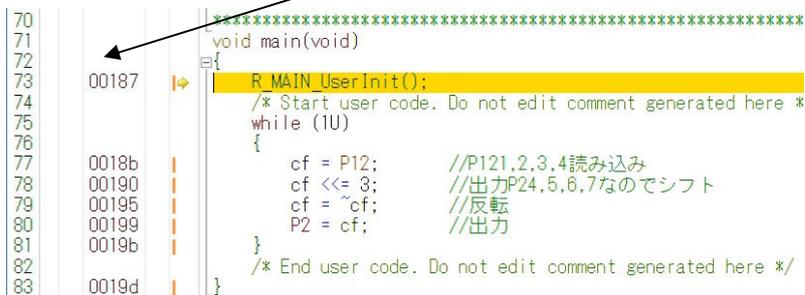
r_main.cが中央に表示されます。とりあえず、実行してみます。E1のケーブルを基板のCN1に挿入します。電源はE1から供給しますので、不要です。(写真ご参考)



「ビルド後、デバッグ・ツールへプログラムを転送」をクリック。

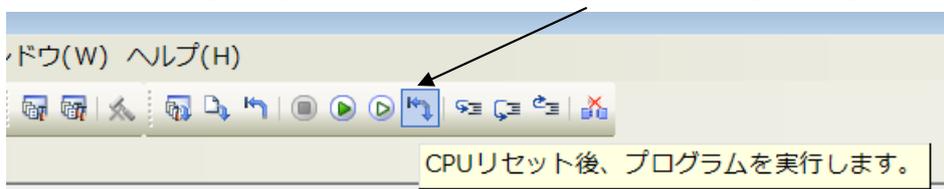


上手く転送できると、今まで表示されていなかったプログラムの絶対アドレスが表示されます。E 1 から電源がCPU基板に供給されます。



ここまでいかなかった場合、E 1 のインストゥールをご検証願います。

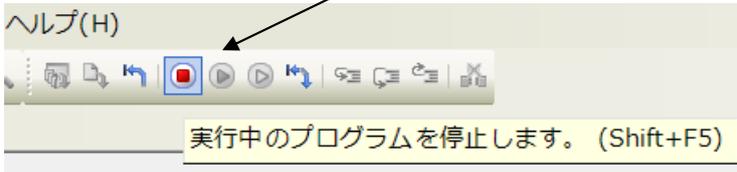
次に、プログラムを動作させます。「CPUリセット後、プログラムを実行」をクリック。



キースイッチSW 1, 2, 3, 4 を押すと上のLEDが点灯したら正常に動作しています。CS+の右下にも表示されます。



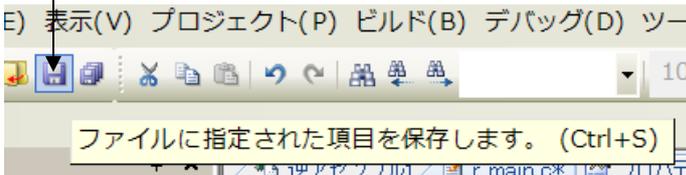
ここまで確認できましたら、一度止めます。



main関数のwaitのシフト数値3を2に書き直して

```
71 void main(void)
72 {
73     R_MAIN_UserInit();
74     /* Start user code. Do not edit comment generated here */
75     while (1U)
76     {
77         cf = P12; //P12,2,3,4読み込み
78         cf <<= 3; //出力P24,5,6,7なのでシフト
79         cf = ~cf; //反転
80         P2 = cf; //出力
81     }
82     /* End user code. Do not edit comment generated here */
83 }
```

セーブして



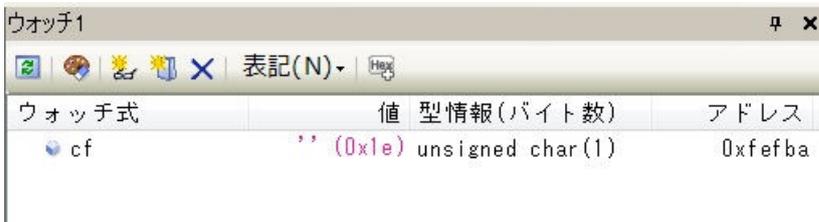
さきほどの、

「ビルド後、デバック・ツールへプログラムを転送」をクリック。

「CPUリセット後、プログラムを実行」をクリック。

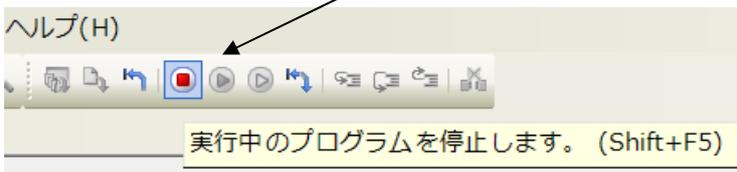
LEDの点灯が先ほどより、1つずれたのが目視できましたでしょうか？

なお、動作中に右側にあるウォッチ1の変数cfの値がちらちら変化します。



P12のデータを読み込んだり、その値を3ビット左にシフトしたり、反転させたりしているので、値が変動します。

次に、ブレークポイントの設定を行ってみます。一度、プログラムを停止させます。




```
cf = ~cf; //反転
```

0 x f 0 がビット反転し c f は 0 x 0 f となりました。2進数で書くと 0 b 0 0 0 0 1 1 1 1 です。
更にステップオーバーで 1 行実行。

```
P2 = cf; //出力
```

```
P 2 0    1
P 2 1    1
P 2 2    1
P 2 3    1
P 2 4    0
P 2 5    0
P 2 6    0
P 2 7    0
```

ビットで見ると上記のように c f のデータが出力されます。LED 1 ~ 4 はどれも光りません。U 1 T D 6 2 0 0 3 は 1 で出力が ON し、LED が ON する回路になっています。

さて、cf <<= 3;

実行後、c f の値が変わらないというおかしな状況がありました。1 行プログラムを追加してみます。c f <<= 3 の後に c f = c f です。

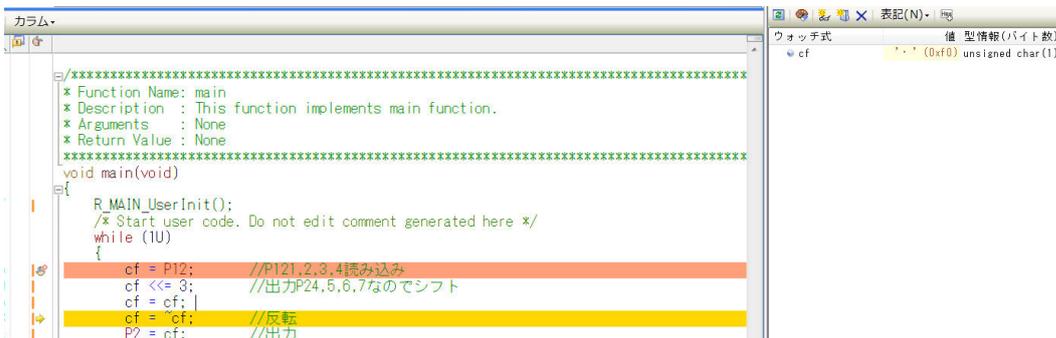
```
void main(void)
{
  R_MAIN_UserInit();
  /* Start user code. Do not edit comment generated here */
  while (1U)
  {
    cf = P12; //P12,2,3,4読み込み
    cf <<= 3; //出力P24,5,6,7なのでシフト
    cf = cf;
    cf = ~cf; //反転
    P2 = cf; //出力
  }
  /* End user code. Do not edit comment generated here */
}
```

プログラムをセーブ。

「ビルド後、デバック・ツールへプログラムを転送」をクリック。

「CPUリセット後、プログラムを実行」をクリック。

ブレークポイントで停止したら、c f = c f までステップ実行。ウォッチ窓に正しく c f = 0 x f 0 と表示されました。デバック側が c f <<= 3 の間は値を読み込むことが出来ないようです。



とりあえず、以上が、プログラムのコンパイル、E 1 へのダウンロード、実行、修正、ブレークポイント設定、動作の概要です。

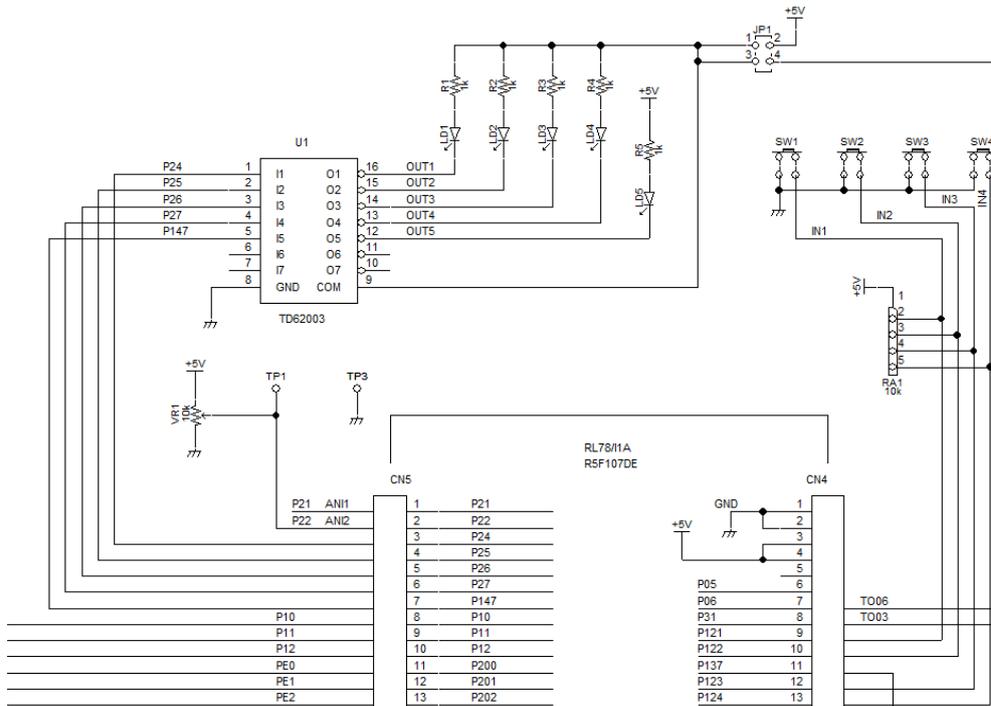
以下省略

2. サンプルプログラム

2-1 sample1 キー入力でLEDを点灯

【 概要 】

キーSW1, 2, 3, 4を押すと、LED 1, 2, 3, 4がそれぞれ点灯するソフトです。マイコンの基礎であるポートの入出力を学習します。



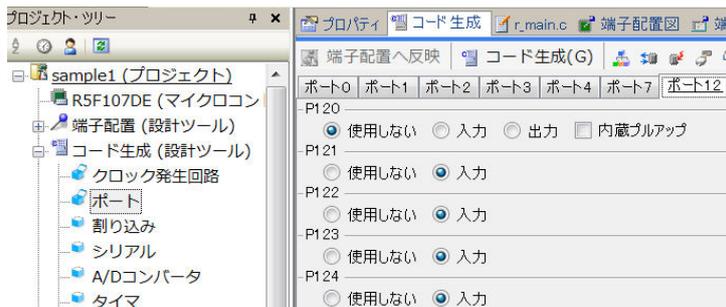
【 ハードウェア 】

キーはRA1でプルアップされており、入力ポートP121, 122, 123, 124は押されないとき1(+5V)、押されたとき0(0V GNDレベル)になります。出力ポートP23, 25, 26, 27はトランジスタバッファTD62003の入力に接続されていて、入力Ixが1(+5V)で出力OxがON(出力が0V近傍まで落ち、LEDが点灯します)、0(0V GNDレベル)でOFF(出力が+5V近傍まで上がり、LEDが消灯します)

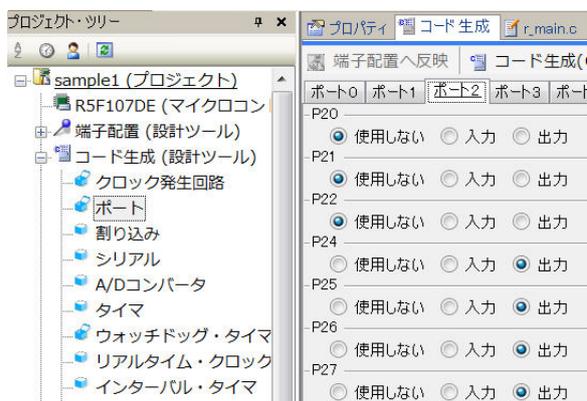
x = 1 ~ 7

【 コード生成 ポートの設定 】

あらかじめ、ポートP121, 122, 123, 124は入力に設定されています。



ポート 24, 25, 26, 27は出力に設定されています。



【 プログラム 】

```
① void main(void)
{
  ② R_MAIN_UserInit();
  /* Start user code. Do not edit comment generated here */
  ③ while (1U)
  {
    ④ cf = P12;          //P121,2,3,4読み込み
    ⑤ cf <<= 3;         //出力P24,5,6,7なのでシフト
    ⑥ cf = ~cf;         //反転
    ⑦ P2 = cf;          //出力
  }
  ⑧ /* End user code. Do not edit comment generated here */
}
```

【 解説 】

① void main(void)

メイン関数です。電源ONで自動的に実行されます。

② R_MAIN_UserInit();

コード生成によって自動的に作られた初期設定関数をコールしています。この初期設定はメインルーチンの下（同じファイル）のところにあります。

③ while (1U)

以下の{ }の中を無限ループします。1Uは数字の1で、unsigned型であると明示しています。

④ cf = P12; //P121,2,3,4読み込み

ポート12（120～124）のデータを読み込んで変数cfにセットしています。

⑤ cf <<= 3; //出力P24,5,6,7なのでシフト

cfを左に3ビットシフトしています。例えばcfが0x1e（2進数表記 0b00011110）だった場合、0b11110000=0xf0になります。

⑥ cf = ~cf; //反転

反転ですので、例えば0xf0が0x0fになります。

⑦ P2 = cf; //出力

それをP2に出力しています。U1のTD62003はトランジスタバッファで入力1で出力ON, LE

D 点灯します。LEDを光らせるだけでしたら、ポートから直接LEDを駆動しても可能ですが、U1の出力はサービスポートにも出力されていて、ポートでは無理な電流まで駆動することが出来ます。

P2ポート ローレベル出力電流最大1mA ハイレベル出力電流最大 -0.5mA

TD62003 出力電流最大500mA hFE 1000 (最小)

⑧ */* Start user code. Do not edit comment generated here */*

/ End user code. Do not edit comment generated here */*

前にも書きましたがこの間に挟むようにプログラムを書けば、途中で「コード生成」を再度行っても、既
に書いたプログラムが消えることはありません。ここ以外は消えます。

【 演習 】

以上が理解できた方は、演習問題に進んで下さい。課題は

キー入力でLEDを点灯、押されていても一定時間で消灯です。sample1は押している間、継続し
てLEDが点灯しましたが、ここではある時間をもって消灯してみてください。

回答例 sample1__a

回答例は例であり、この通りに作る必要もありません。10人居れば10人、違うプログラムになるのが
一般的です。

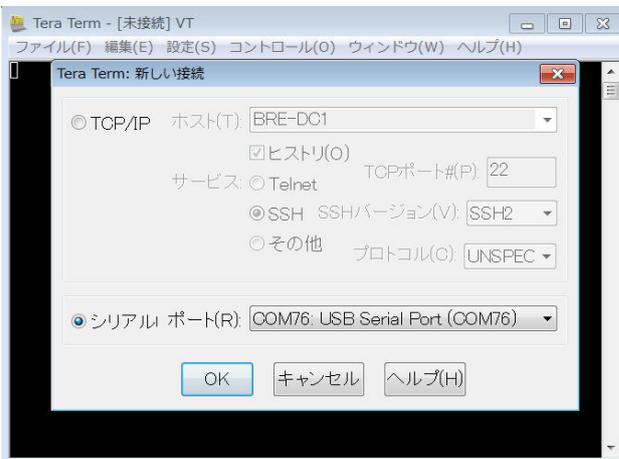
2-2 sample2 USB通信 ABCDをパソコン側に送信

【 概要 】

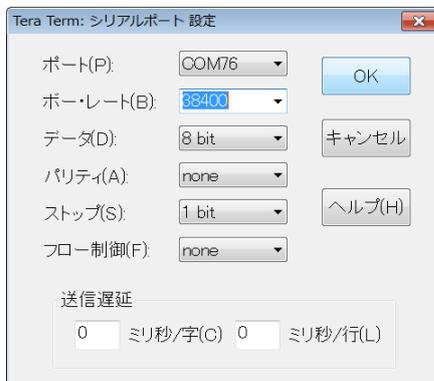
USB出力をパソコンと接続し、データのやり取りを行います。お手数ですが、テラタームやハイパーターミナルなどのターミナルプログラムを使用しますので、無い方は、ネットで検索し、インストール願います。例ではテラタームで行います。38400bps に設定して下さい。USBケーブルでパソコンとつなげますとCPU基板、E1に電源が入ります。このプログラム以降はE1の設定 ターゲット・ボードとの接続 エミュレータから電源を供給する いいえ に設定されています。



次に、テラタームを立ち上げて下さい。シリアルポートで「COMxx : USB Serial Port」を探して、「OK」をクリック。



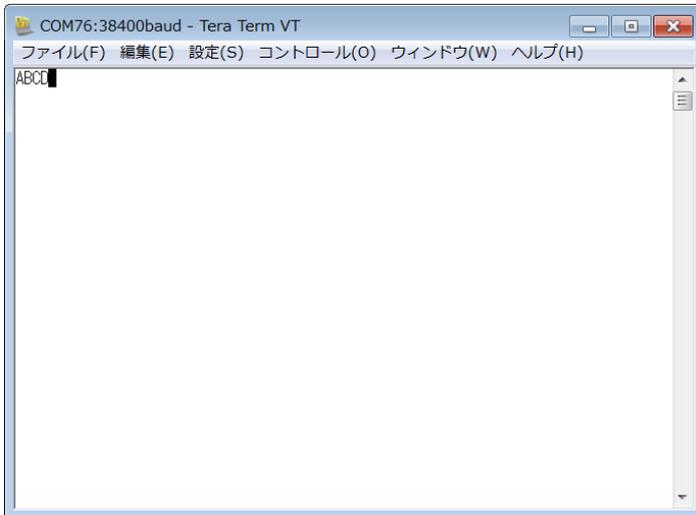
設定→シリアルポート→ボーレイトを38400にします。



プログラムをターゲットにダウンロードし

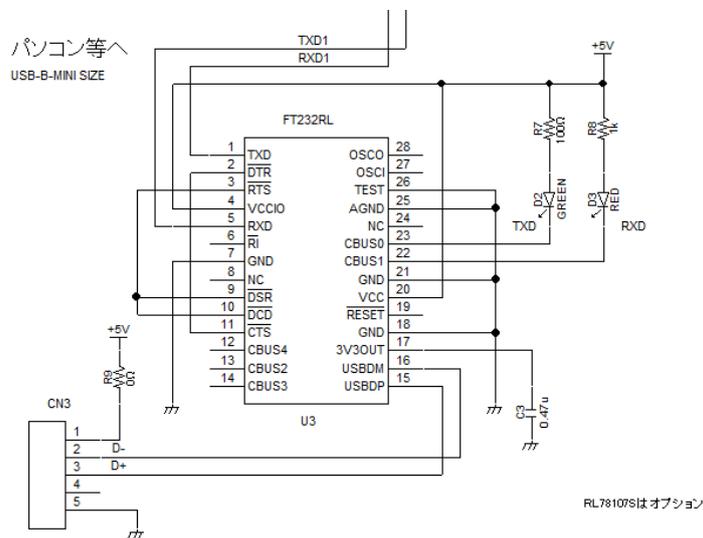


「リセットから実行」で ABCDと表示されれば正常に転送できました。



【 ハードウェア 】

マイコンのシリアルポート TXD1 (P02)、RXD1 (P03) を FT232RL で USB に変換して、送受信します。難しい USB のやりとりは FT232RL が行いますので、プログラム作成側は RL78 のシリアルアイオーの知識のみで操作できます。



以下省略

それぞれはそれぞれの会社の登録商標です。
フォース及びFORCE®は弊社の登録商標です。

1. 本文章に記載された内容は弊社有限会社ビーリバーエレクトロニクス of 調査結果です。
2. 本文章に記載された情報の内容、使用結果に対して弊社はいかなる責任も負いません。
3. 本文章に記載された情報に誤記等問題がありましたらご一報いただけますと幸いです。
4. 本文章は許可なく転載、複製することを堅くお断りいたします。

お問い合わせ先：

〒350-1213 埼玉県日高市高萩1141-1

TEL 042(985)6982

FAX 042(985)6720

Homepage : <http://beriver.co.jp>

e-mail : info@beriver.co.jp

有限会社ビーリバーエレクトロニクス ©Beyond the river Inc. 20150422