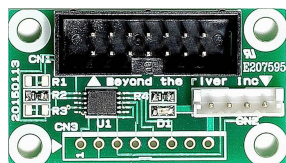


BCRL78_10Y17 ボードコンピュータ 取扱説明書

第2版 2020. 12. 24/2015. 2. 10 E2 lite追加

RoHS指令準拠品

有限会社 ビーリバーエレクトロニクス



●CPU特徴 R5F10Y17ASP RL78/G10

電源電圧： 2～5.5V
最高動作周波数： 20MHz (オンチップオシレーター 20, 10, 5, 25, 1.25MHz, 15KHz)
ROM容量： 4KB Flash memory
RAM容量： 0.5KB
パワーオンリセット回路： 内蔵
ロウボルテージ検出回路： 内蔵
外部割込みピン： 8本
I/Oポート： 8本

8ビットタイマー： 2ch
16ビットタイマー： 2ch
ウォッチドッグタイマー： 1ch
PWM出力： 1ch
A/Dコンバータ： 10bit 4ch
CSI： 1ch
UART： 1ch
I2C： 1ch
SIR： 1ch

パッケージ： 10ピン ピンピッチ 0.65mm
動作温度： -40～85℃

●CPUボード構成

※本ボードの開発にはルネサスエレクトロニクス社製デバッカE1 または E2 lite が必要です。

電源： 2V～5.5V 単一 1.5mA(5V/20MHz時 TYPE)。
E1デバッカを使用して動作させるとE1から3.3Vまたは5Vの電源を供給できます。
デバック時など200mA以内の総電流であれば他に用意する必要はありません。

デバックコネクタ： E1用デバックコネクタ実装済み。

基板サイズ： 39×22×15 (H) mm

RoHS指令： 基板、部品、半田付け全ての工程でRoHS指令準拠仕様。

●ピン配置

E1デバック用コネクタ

【CN1】 2.54mmピッチ 2列×7=14ピン ピンヘッダ実装済み

1	NC (ノーコネクション)	2	GND
3	NC	4	NC
5	TOOL0	6	R3経由VCCへ (回路図参照)
7	NC	8	+5V (+3.3V)
9	NC	10	_RES
11	NC	12	GND
13	_RES	14	GND

【CN2】 SIOポート 弊社のUSB-SIO変換機を付けてUSBとして使用することが出来ます。

ピンヘッダ B4B-EH (LF) (SN) メーカー JST 実装済み
ハウジング EHR-4 ピン BEH-001T-P0.6 メーカー JST

1	P00 (TXD0)
2	P01 (RXD0)
3	+5V (+3.3V)
4	GND

【CN3】 IOポート 2.5mmピッチ 8ピン

ピンヘッダ例 B8B-EH (LF) (SN) メーカー JST 未実装
ハウジング例 EHR-8 ピン BEH-001T-P0.6 メーカー JST

1	P137 (入力専用)
2	P00
3	P01
4	P02
5	P03
6	P04
7	+5V (+3.3V)
8	GND

●使用上のご注意

1) 環境の悪いところ (ノイズ、油、ほこり、塵、結露、-40~85℃以外の環境) での使用はお止め下さい。

●お問い合わせ

BCRL78_10Y17 CPUボード についてのお問い合わせは以下にお願い致します。

会社名	ホームページ (メールアドレス)	住所	他
有限会社ビーリバーエレクトロニクス	http://beriver.co.jp/ メール info@beriver.co.jp	〒350-1213 埼玉県日高市高萩1141-1	ハードウェア設計、製造元

■BCRL78_10Y17 外形寸法図

